

# CPLD の仕様

Base Address: 0x20000000

Offset	7	0	初期値	
0x00	led0		0xff	Read / Write
0x04	led1		0xff	Read / Write
0x08	led2		0xff	Read / Write
0x0c	led3		0xff	Read / Write
0x10	switch			Read Only
0x14				

## LED

mode (offset: 0x14)が 0 の場合

led0 の内容を LED[7-0]に出力

mode (offset: 0x14)が 1 の場合

DIPSW[1], DIPSW[0]により led0 から led3 の内容を出力

- DIPSW[1] = OFF, DIPSW[0] = OFF ならば led0 を出力
- DIPSW[1] = OFF, DIPSW[0] = ON ならば led1 を出力
- DIPSW[1] = ON, DIPSW[0] = OFF ならば led2 を出力
- DIPSW[1] = ON, DIPSW[0] = ON ならば led3 を出力

## SWITCH

DIPSW[7-0]の内容を switch に格納する